



Uttar Pradesh Semiconductor Policy 2024

Institutionen för IT och elektronik, Uttar Pradeshs regering

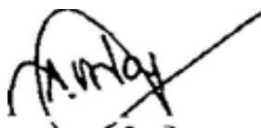
DISTINATION UTTAR PRADESH

Invest in BIDA



Innehåll

Inledning.....	3
Politikens vision och mål	4
Syn	4
2.2 Mål för policyn.....	4
Styrning	4
3.1 Nodalbyrå.....	4
3.2 Policy Implementation Unit (PIU).....	5
3.3 Bemyndigad kommitté (EC).....	5
Policyimplementering en täckning	5
och täckning.....	5
4.2 Behörighetskriterier.....	5
4.3 Regler och villkor.	6
5. Godkännande och utbetalning	7
5.1 Godkännandeprocess.....	7
5.2 Utbetalning av bidrag	7
6. Incitament	7
6. 1 Skattemässiga incitament	7
6.2 Icke-skattemässiga incitament	9
7. Ansökningsförfarande	11
Ordlista.....	12
9. Förkortning.....	16

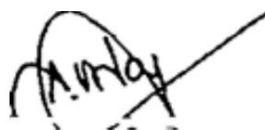
A handwritten signature or mark, possibly "M. May", written in black ink. It consists of a stylized, cursive script with a long horizontal stroke extending to the right.

1 Ingress

Halvledartillverkning är avgörande för moderna framsteg inom olika branscher. öka effektiviteten i enheter som smarta telefoner, datorer och medicinsk utrustning. Det sporrar också innovation inom AI, IoT och quantum computing. Ekonomiskt gynnar det jobbskapande och tillväxt via en komplex försörjningskedja, samtidigt som investeringar säkerställer teknisk suveränitet och global konkurrenskraft. I denna digitala era driver halvledare innovation. anslutning och välstånd.

India Semiconductor Mission syftar till att etablera nationen som en global halvledaraktör. Med fokus på lokal produktion, FoU och minska importberoendet främjar uppdraget innovation och avancerade jobbmöjligheter. Genom att förbättra infrastrukturen, möjliggöra samarbeten och vårda kvalificerade arbetare, främjar initiativet Indiens tekniska autonomi och globala ställning inom halvledare och elektronik. Detta är i linje med Indiens strävanden efter digital excellens och betydande bidrag till det globala halvledarlandskapet.

I linje med Indiens regerings vision är Uttar Pradesh, en snabbt växande ekonomi som står för cirka 9 % av den nationella BNP, dedikerad (för att främja halvledarekosystemet i staten. Denna strävan är redo att påskynda expansionen av elektronik tillverkning och innovation Det harmoniserar med statens ambition att bli en en biljon dollar (USD) ekonomi, och därmed i linje med den ärade premiärministerns övergripande mål att driva Indien in i en 5 biljon dollar (USD) ekonomi



Policyns vision och mål

2.1 Vision

Att etablera Uttar Pradesh som den föredragna destinationen för halvledarindustrin genom att erbjuda globalt konkurrenskraftig infrastruktur och en gynnsam policymiljö för att odla halvledartillverkning som en viktig drivkraft för tillväxten för Uttar Pradesh genom effektiv användning av kvalificerad kraft, anpassning av innovation och framväxande teknologier som leder till allsidig hållbarhet ekosystem som därigenom bidrar till den övergripande tillväxten av ekonomin i staten och nationen.

2.2 Policyns syfte

De viktigaste målen för Uttar Pradesh Semiconductor Manufacturing Policy är följande:

- Etablera ett robust ekosystem för tillverkning av halvledartillverkning i Uttar Pradesh, redo att driva (delstatens ekonomiska tillväxt, främja innovation, generera betydande sysselsättningsmöjligheter och förbättra Indiens självförsörjning inom en strategiskt betydelsefull domän.
- Utveckla banbrytande infrastruktur utrustad med avancerade design- och testverktyg, vilket underlättar samarbeten mellan startups, företag och utbildningsinstitutioner för att frigöra sin maximala potential.
- Att odla ett stödjande fabellöst ekosystem inom staten, med fokus om inriktning på chipdesignföretag och nystartade företag.
- Etablera starka kopplingar mellan industri och akademi för att vårda en skicklig talangpool, uppnådd genom förbättringar av läroplanen, regelbundna uppdateringar av elektronikutbildning och underlättande av kunskapsbyggande workshops stora genom statens Skill Development Mission.
- Bana vägen för en miljö som främjar potentiella tillverkningsenheter på medellång till lång sikt, samtidigt som man betonar *högre värdetillskott* i halvledardesign och tillverkningsprocesser.

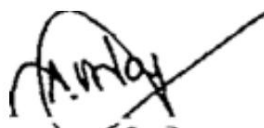
3. Styrning

3.1 Nodalbyrå

UP Electronics Corporation Limited en nodalbyrå under avdelningen of IT & Electronics, Govt. of Uttar Pradesh kommer att ansvara för effektiv implementering av Uttar Pradesh Semiconductor Policy 2024.

Byrån ska ansvara för att skapa en gynnsam politisk miljö för en hållbar tillväxt av halvledarekosystemet i staten. Det mill

fungera som ett enda fönster för engagemang med alla ekosystemintressenter. För att hantera Single Window-verksamheten kommer Nodal Agency att inrätta en dedikerad Projektledningsenheten (PMU) tillräckligt bemannad med outsourcade proffs och konsulter för att stödja regeringen.



3.2 Policy Implementation Unit (PIU)

En PIU under ordförandeskap av huvudsekreterare/extra chefsekreterare. Institutionen för IT & Elektronik ska inrättas för att övervaka Hodal-byråns arbete. PIU ska ansvara för ett effektivt genomförande av policyn, inklusive att ge rekommendationer till den bemyndigade kommittén. PIU ska ansvara för att granska och rekommendera investeringsförslagen till den bemyndigade kommittén för nödvändigt godkännande.

Denna kommitté ska bestå av medlemmar nominerade av ACS/PS från industriutvecklingsavdelningen, statens skatteavdelning, stämpel och registrering, IT & elektronik. Finans, bostadsavdelning, arbetskraft och enligt krav kan inkludera medlemmar av andra avdelningar/industriella utvecklingsmyndigheter, etc. vid behov.

3.3 Bemyndigad kommitté {EC}

En bemyndigad kommitté på statlig nivå under ordförandeskap av chefsekreteraren ska inrättas för att övervaka det effektiva genomförandet av policyn. Kommitténs stadga ska avse ett effektivt genomförande av policyn och samordning mellan avdelningarna med avseende på snabb lösning av investeringsfrågor på alla nivåer. Alla projekt som tillämpas under policyn kommer att bli föremål för godkännande från den ärade regeringen på rekommendationer från den bemyndigade kommittén.

Denna kommitté ska bestå av ACS/PS från Industriutvecklingsavdelningen, Skatteverket, IT & Elektronik, Finans, Planering, Småindustrier. Kommersiell skatt, energi, bevattnings, bostadsavdelning, arbetskraft, och enligt krav kan inkludera ytterligare chefssekreterare / huvudsekreterare för andra avdelningar / VD:ar för industriutvecklingsmyndigheter, etc. när och när så krävs.

Den bemyndigade kommittén som inrättats enligt policyn ska besluta om förlängning/ändringar av policyn.

4. Policyimplementering och täckning

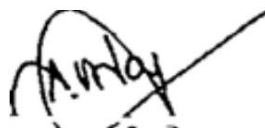
4.1 Försäkringsperiod och täckning

UP-Semiconductor Policy 2024 är giltig i fem (5) år från dagen för meddelandet. Försäkringen omfattar hela staten. Investeringar ska vara tillåtna från och med datumet för meddelandet om försäkringen.

Enheter som drar nytta av programmet måste förbinda sig att behålla sin kommersiella produktionsverksamhet i minst tre år från startdatumet för hela projektets kommersiella produktion, och de är skyldiga att lämna ett formellt åtagande om detta.

4.2 Behörighetskriterier

Projektet som har kvalificerats enligt något av följande system för India Semiconductor Mission (ISM) från Indiens regering ska vara berättigat enligt denna policy.



- 4.1.1 Schema för uppsättning av Semiconductor Fabs i Indien
- 4.1.2 Schema för att sätta upp Display Fabs i Indien
- 4.1.3 Schema för installation av sammansatta halvledare/kiselfotoniksenzor Fab- och halvledarmontering, testning, märkning och förpackning {ATMP}/OSAT-anläggningar i Indien.
- 4.1.4 Varje annan liknande ordning som ändras eller föreslås av Indiens regering.
- 4.1.5 Projekt som godkänts under Design Linked Incentives eller relaterade till Fab-lösa aktiviteter kommer inte att vara kvalificerade enligt denna policy, men investeraren kan ansöka och dra nytta av förmåner enligt UP IT/LTES Policy 2022.
- 4.2 Kvalificerad investering
 - 4.2.1 Halvledarfabriker: FiSCdl-stöd i procent av projektkostnaden ska begränsas till de aktiviteter som definieras i avsnitt 2.12 i riktlinjerna utfärdade för Modifierat schema för uppbyggnad av halvledarfabriker i Indien av Meity, Government, i Indien, daterad 29 maj 2023, med ändringar då och då. (Ordlista 8 (ii))
 - 4.2.2 Display Fabs: Skattestöd som procentandel av projektkostnaden ska begränsas till de aktiviteter som definieras i avsnitt 2.12 i riktlinjerna för modifierat schema för uppsättning av Display Fabs i Indien av Meity, Indiens regering daterad 29 maj 2023, som ändras då och då. (Ordlista 6 (ii))
 - 4.2.3 ATMP/OSAT: Skattestöd i procent av kapitalutgifterna ska begränsas till de aktiviteter som definieras i avsnitt 2.11 i riktlinjerna för modifierat schema för inrättande av ATMP/OSAT-anläggningar i Indien av Meity, Indiens regering daterad den 30 juni 2023, med ändringar från tid till annan. (Ordlista 8 (iii))

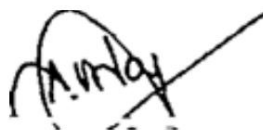
Allmänna Villkor

Denna policy kan inte kombineras med någon annan policy/plan i staten. I enlighet med den indiska regeringens planer/policyer ska dock samverkan tillåtas. Alla incitament som specificeras i denna policy kan utnyttjas utöver de incitament som är tillgängliga under alla planer/policyer från Indiens regering. Incitament/subventioner som erbjuds av regeringen kommer att omfattas av ett övergripande tak o(100'1 av den totala stödberättigande projektkostnaden godkänd av Indiens regering.

Investeringar *eller* investeringar har redan tagits med i projektkostnaden för det föreslagna projektet enligt det modifierade systemet för att etablera olika halvledarrelaterade anläggningar. inklusive halvledarlikar. Display Fabs, Compound Semiconductors/Silicon Photo onic s Sensors Fab, Semiconductor Assembly, Testing, Markning och Packaging (ATMP). OSAT-anläggningar och liknande statliga *system* som ändras eller föreslås, enligt meddelanden CG-DL-E-04 102022-239339 da(ed 04.

10.2022, CG-DL-E-06102022-239340

daterad 04.10.2022, och CG-DL-E-1006Z023-246449 daterad 09.06.2023, kommer endast att vara berättigade till kapitalsubvention och inte för några andra förmåner som beskrivs i policyn.



4. Godkännande och utbetalning

4.1 Godkännandeprocess:

Förslag inlämnade till initiativ som omfattar Halvledare hab, Display *Fabrication*, Compound Semiconductors. Silicon Photonics (SiPh), Sensorer (inklusive MEMS) Fab. Discrete Semiconductors Fab och Semiconductor Assembly, Testing, Marking, and Packaging (ATMP)/Outsourced Semiconductor Assembly and Test (OSAT) anläggning i Indien, som har godkänts av Indiens regering för halvledaruppdrag (ISM) och håller på att förföljs i delstaten Uttar Pradesh, kommer att skickas för godkännande från det ärade statskabinettet. Hon'ble State Cabinets godkännande kommer att genomföras baserat på rekommendationerna från den bemyndigade kommittén.

- Process för godkännande med GoUP: Förslagen som har godkänts av India Semiconductor Mission, Indiens regering. och strävar efter att sätta upp halvledaranläggningar (enligt definitionen i 4.2.1, 4.2.8 & 4.2.3j i Uttar Pradesh kommer att ges LOC under förutsättning att det godkända incitamentet inte kommer att överstiga 100% av det totala stödberättigade projektet kostnad som godkänts av ISM och den utfärdade LoC kommer att gälla endast efter godkännande av förslaget av Indiens regering.

- Den sökande måste samtidigt ansöka enligt UP-Semiconductor Policy 2024 medan de lämnar in förslag till India Semiconductor Mission

4.2 Utbetalning av bidrag

Kapitalincitamentet, som är ett tillägg till det som tillhandahålls av Indiens regering. kommer endast att betalas ut när Indiens regering släpper sin andel till investeraren, och utbetalningen kommer att ske i Pari Passu-läge.

Alla andra skattemässiga incitament. förutom kapitalsubvention, ska rabatt på markkostnad och befrielse från stämpelskatt och registreringsavgifter som anges i policyn vara berättigade när kommersiell produktion påbörjas.

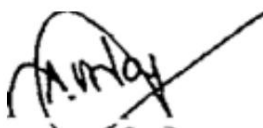
6 Incitament

Ekonomiska incitament som erbjuds under denna policy är utöver de incitament som ges av Indiens regering. Emellertid incitament som begärs av en enhet från alla källor, inklusive de incitament som ges av Indiens regering om inte annat anges i policyn. ska inte vara mer än 100 % av den stödberättigande projektkostnaden (enligt definitionen i paragraf 4.3 i denna policy).

6.1 Skattemässiga incitament

6.1.1 Kapitalsubvention: 50 % av kapitalsubventionen godkänd av de indiska myndigheterna. Denna förmån kommer att betalas ut i enlighet med de förmåner som tillhandahålls av Indiens regering på ett Pari-Passu-läge.

6.1.2 Räntedotterbolag: En räntesubvention på 5 % per år (på räntesatsen) till andelar med investeringar upp till INR 200 Cr på lånet som erhållits från schemalagda banker/finansiella institutioner ska återbetalas upp till maximalt INR 1 Cr per år per enhet i 7 år (Max INR 7 Cr per enhet)



D. Subventionen kommer att tillhandahållas i omgångar på 50-tal vid godkännande av projektet, nästa 25 % efter 3 års godkännande och sista 25a vid uppnående av de åtagande resultaten inom 5 år.

6.1.1 Center of Excellence (CoE):

Polycyn planerar att skapa infrastruktur i världsklass i form av Center of Excellence (CoE) för att främja forskning och innovation inom halvledarsektorn. Polycyn syftar till att inrätta Center of Excellences i samarbete med välrenommerade akademiska institutioner och/eller branschorganisationer/industri eller någon annan regering/privat enhet. Upp till 505 av den totala CoE-projektkostnaden (med förbehåll för maximalt 10 Cr.) kommer att bäras av UPs regering. Företaget kommer att behöva överväga endast ett alternativ av paragraf 6.1.9 eller 6.1.10, det vill säga antingen kan de få bidrag för att inrätta FoU-center eller Centre of Excellence.

6.1.2 Återbetalning av patentregistreringsavgifter: .

Patentregistrerings-tees ska ersättas (engång) med en takt på 759 av utgifterna som är föremål för maximalt 10 lakh Rs för att förvärva inhemska patent och med förbehåll för maximalt Rs 20 lakh för att förvärva internationellt patent i en delbetalning.

6.1.3 Industriebostäder:

10 procent av kostnaderna för utveckling av arbetarbostäder/hem och tillhörande kollektiv anläggning inom en radie av 10 km från enhetens lokaler eller 10 crore INR, vilket som är lägst, kommer att tillhandahållas i 7 lika stora årliga delbetalningar.

6.2 Icke-fiskala incitament

6.2.1 Mission Critical Infrastructure: Halvledarindustrin i staten ska klassificeras enligt Essential Services and Maintenance Act (ESMA) som en viktig tjänsteleverantör.

6.2.2 Vattenförsörjning: Statens regering kommer att säkerställa vattenförsörjningen till halvledarenheter på deras projektplats.

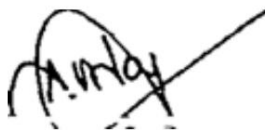
6.2.3 Enheten ska tillåtas att få ström genom öppen åtkomst.

6.2.4 Power banking för förnybar/grön energi ska tillhandahållas till enheten, den kommer att styras enligt (Electricity Regulatory Commissions ERC riktlinjer för staten.

6.2.5

6.2.6 Regeringen kommer att säkerställa tillräcklig redundans i elnätet för att garantera en tillförlitlig kraftförsörjning för den sömlösa driften av FAB-projekt.

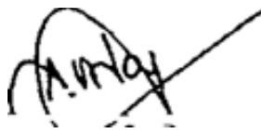
6.2.6 Tillhandahållande av icke-störningar: För att säkerställa kontinuitet i verksamheten. När exploitören har slutfört investeringen och erhållit färdigställandeintyg från respektive myndighet och fullt ut har betalat fullständig hyreshyra, kommer godkännande av Board of Authority att vara en förutsättning för uppsägning av arrendehandlingen i händelse av överträdelse av sådana halvledarenheter av myndigheten normer/stadgar.



6.2.7 Treskiftsverksamhet: Halvledarenheter ska tillåtas ha 24x7-drift och sysselsättning av kvinnor i alla tre skift, under förutsättning att enheterna vidtar nödvändiga försiktighetsåtgärder med avseende på säkerhet och säkerhet för kvinnliga anställda.

6.2.8 Självcertifieringar: Halvledarenheter är undantagna från inspektioner enligt följande lagar och regler som fastställs under dessa, med undantag för inspektioner som härrör från specifika klagomål. Dessa enheter har tillåtelse att lämna in självintyg i de föreskrivna formaten:

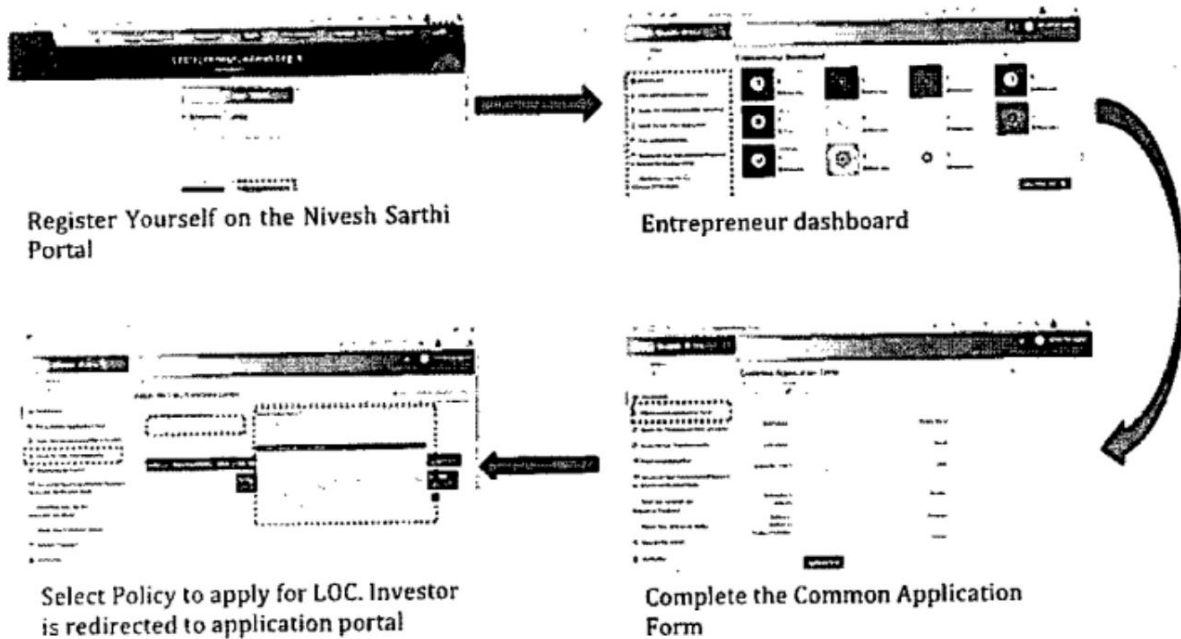
- Fabrikslagen • Lagen om föräldrapenning • Butiks- & etableringslagen
- Lagen om avtalsarbete (förordning & avskaffande) • Lagen om utbetalning av lön • Lagen om minimilöner

A handwritten signature in black ink, appearing to be 'A. M. L.' or similar, with a long horizontal stroke extending to the right.

7. Ansökningsförfarande

Nivesh Mitra, Uttar Pradeshs Single Window Portal (<https://niveshmifra.up.nic.in/>), är en all-i-ett onlineplattform som förenklar affärsprocesser. Det möjliggör onlineapplikationer, dokumentuppladdningar, avgiftsbetalningar, livstatusspårning och digitalt signerade NOC. Det hanterar utfärdandet av nödvändiga tillstånd, licenser, LOC och NOC för företablering, fördrift, förnyelser och ytterligare certifikat som krävs för att starta och driva företag i delstaten Uttar Pradesh.

Sökande måste använda Nivesh Mitra-portalen för att skicka in sina förslag, som sedan vägleder dem till Online Incentive Management System. Här skulle de behöva lämna in väsentliga förslagsdetaljer och dokument relaterade till projektet, för att ansöka om komfortbrev (LOC) från Department of IT and Electronics under UP-Semiconductor Policy 2024.



Amit

8. Ordlista

Semiconductor Manufacturing: Processen att skapa halvledarenheter som används i olika elektroniska produkter.

i. Kvalificerad kapitalinvestering för installation av Semiconductor och Display Fabs: Som beskrivs i avsnitt 2.12 i Riktlinjer för modifierat schema för konfiguration av Semiconductor Fab (anmälningnummer CG-DL-E-06102022-239339) och riktlinjer för modifierat schema för inställning av Display Fab (anmälningnummer CG-DL-E-06102022-239340) Filnr. W-38/21/2022/PHW daterad 29.05.2022

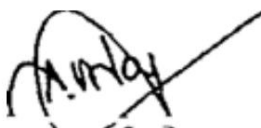
Projektkostnaden ska inkludera investeringar/investeringar på

- Mark, byggnad, anläggning, maskiner, renrum, utrustning. och tillhörande verktyg
- Forskning och utveckling Tekniköverföring
- Andra relevanta kostnader såsom ds ränta under byggnation och försäkringskostnad

iii. Kvalificerad kapitalinvestering för installation av sammansatta halvledare / Kiselfotonik / Sensorer Fab / Diskreta halvledare Fab och Halvledare ATMP och OSAT: Som beskrivs i avsnitt 2.1 1 i Riktlinjer för modifierat schema för uppsättning av sammansatta halvledare / Silicon Photonics / Sensorer Fad / Diskret Semiconductors Fab och Semiconductor Assembly, Testing, Marking and Packaging (ATMP)/Outsource Semiconductor Assembly and Test (OSAT) anläggningar i Indien (nedan kallat "schema") har meddelats via meddelande nr CG-OL-E- 06102022- 239341 daterad 04.10.2022 med ändringar i meddelandenr CG-DL-E- 100620Z3-

246449 daterad 09.06.2023, filnr W-38/2 1/2022/IPHW daterad 30.06.2023

- Investeringar/investeringar i byggnader, anläggningar, maskiner. Rena rum, utrustning och tillhörande verktyg
- Investeringar/investeringar i forskning och Utvecklare ((FoU)
- Kapitalutgifter/investeringar relaterade till överföring av teknologi (ToT) avtal



- Utgifterna för mark som krävs för projektet/enheten ska inte beaktas för stödberättigande kapitalutgifter/investeringsberäkningar enligt ordningen.

India Semiconductor Mission (ISM): Indian Semiconductor Mission iv. (ISM) inom Digital India Corporation, Ministry of Electronics and Information Technology (MeitY), Indiens regering är den nodala myndigheten för implementering av program/modifierat program för utveckling av halvledare och ekosystem för bildskärmstillverkning.

i. Nodal Agency: Den primära statliga organisationen som ansvarar för att övervaka implementering av halvledarpolicyn i Uttar Pradesh.

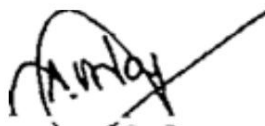
vi. Policy Implementation Unit (PIU): En specialiserad enhet som leds av huvudsekreterare/extra chefsekreterare; Institutionen för IT & Elektronik ansvarig för att övervaka Nodalverkets arbete.

vii. Bemyndigad kommitté (EC): En kommitté på e-nivå som leds av chefssekreteraren, ansvarig för att övervaka politikens genomförande och samordning mellan avdelningarna.

viii. Modifierat schema för halvledarfabriker i Indien meddelades av ministeriet för elektronik och informationsteknologi (Meit YN den 4 oktober 2022, via Gazette Notification Number CG-DL-E-04102022-239339.

Det modifierade schemat ger ett skattestöd till SOA av projektkostnaden för att sätta upp halvledarfabriker i Indien. Projektkostnaden inkluderar kostnaden för mark, byggnad, anläggning, maskiner, utrustning och tillhörande verktyg. Det skattemässiga stödet kommer att ges på pari-passu-basis efter godkännandet av ansökan, med förbehåll för de villkor som anges i riktlinjerna för systemet och godkännandebrevet.

ix. Modifierat schema för Display Fabs i Indien meddelades av ministeriet för elektronik och informationsteknologi (Meit Y) den 4 oktober 2022 via Gazette Notification Number CG-DL-E-04102022-239340. Det modifierade systemet ger ett skattestöd på 50 g av projektkostnaden för att sätta upp visningsfabriker i Indien. Projektkostnaden inkluderar (han kostnad för mark, byggnad, anläggning, maskiner, utrustning och tillhörande

A handwritten signature in black ink, appearing to be 'A. M. Nay', with a long horizontal stroke extending to the right.

verktyg. Det skattemässiga stödet kommer att ges på pari-passu-basis efter godkännandet av ansökan, med förbehåll för de villkor som anges i riktlinjerna för systemet och godkännandebrevet.

x. Modifierat schema för sammansatta halvledare och ATMP-anläggningar i Indien i Indien meddelades av ministeriet för elektronik och informationsteknologi (MeitY) den 4 oktober 2022 via Gazette Notification Number CG DL-E-06102022-239341. Det modifierade schemat för sammansatta halvledare och ATMP-anläggningar i Indien gav ett skattestöd på 50-tals av kapitalutgifterna för att installera sammansatta halvledare / kiselfotonik / sensorer fab / diskreta halvledare fab och halvledarsammansättning, testning, märkning och förpackning (ATMPJ / outsourcade halvledare monterings- och testanläggningar (OSAT) i Indien.

Sammanatta halvledare: Halvledarmaterial bildade av två eller flera grundämnen från olika grupper i det periodiska systemet.

Displaytillverkning: Processen att tillverka bildskärmar som används i elektroniska enheter.

Fabless Ecosystem: Ett ekosystem fokuserat på design och utveckling av halvledarchip utan interna tillverkningsanläggningar.

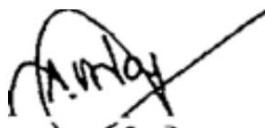
Letter of Comfort (LoC): Ett finansiellt instrument som används för att försäkra en part att emittenten kommer att uppfylla sina åtaganden.

xv. Pari Passu: Nodal Agencys pro rata betalning för att frigöras efter att motsvarande andel ska mobiliseras av sökande/projektföretag tillsammans med andra

xvi. Non-Störningsbestämmelser: En klausul som säkerställer kontinuitet i verksamheten genom att kräva styrelsens godkännande för uppsägning av hyresavtal på grund av policyöverträdelser.

xvii. Entreprenadanläggning för halvledarsammansättning och testning (OSAT): En anläggning som tillhandahåller halvledarpaketering och testtjänster.

xviii. Halvledartillverkning (FAB): Processen att skapa halvledarenheter. även känd som halvledartillverkning.

A handwritten signature in black ink, appearing to be 'A. M. Jay', with a long horizontal line extending to the right.

xix. Halvledarfotonik: Den gren av halvledarteknologi som är relaterad till användningen av fotoner (ljuspartiklar) för informationsbearbetning och överföring.

xx. Special Economic Zone (SEZ): Ett utpekade område där affärs- och handelslagar skiljer sig från resten av landet för att locka till sig investeringar och främja export.

XXi Kapitalstöd: Finansiellt stöd från regeringen för att minska kapitalkostnaderna för halvledartillverkningsprojekt.

xxii Stämpelskatt: En skatt som läggs på juridiska dokument, särskilt de som är relaterade till köp eller arrende av mark.

xxiii. Strömsubvention: Ett ekonomiskt incitament som minskar elkostnaden för tillverkningsenheter för halvledartillverkning.

xxiv. Elavgift: En skatt på förbrukning av el.

xxv. Dual Power Grid Network: En redundant strömförsörjningsinfrastruktur för att säkerställa oavbruten ström för halvledarfabriker.

xxvi. Transmissions- och hylavgifter: Kostnader förknippade med överföring och distribution av el.

xxvii. Essential Services and Maintenance Act (ESMA): Lagstiftning som anger vissa

industrier eller tjänster som väsentliga, vilket säkerställer att de fungerar oavbrutet.

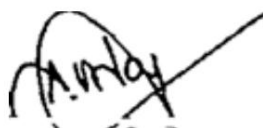
XXViii. Open Access: Möjligheten för enheter att köpa el direkt från nätet eller från andra leverantörer.

xxix. Power Banking: Möjligheten att lagra överskott av förnybar energi och använda den vid behov.

xxx. Grundlag från fall till fall: Beslut fattade individuellt baserat på specifika omständigheter.

xxxi. Självcertifiering: Processen genom vilken enheter kan deklarerar efterlevnad av vissa arbetslagar utan behov av externa inspektioner.

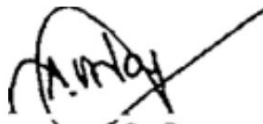
xxxii. Bank/Finansinstitut: Alla schemalagda banker ska beaktas. Alla finansiella institutioner som är reglerade och godkända av Indiens centralbank ska beaktas.

A handwritten signature or mark, possibly a stylized name or initials, written in black ink. It appears to be a signature, possibly 'A. M. D.' or similar, with a long horizontal stroke extending to the right.

9. Förkortningar

- AI - Artificiell intelligens
- ATMP - Montering, Testning, Markering och Packning
- EC - Bemyndigad kommitté
- EMC - Electronics Manufacturing Cluster
- ESDM - Electronic Systems Design & Manufacturing
- FCI - Fixed Capital Investment
- GOI - Indiens regering
- IoT - Internet of Things
- IT - Informationsteknik
- ISM - India Semiconductor Mission
- MeitY - Ministry of Electronics & Information Technology
- OSAT - Outsourcad montering & Test
- PIU - Project Implementation Unit
- PMU - Projektledningsenhet
- SEZ - Särskild ekonomisk zon

ANSVARFRASKRIVNING Detta dokument "Uttar Pradesh Semiconductor Policy 2024" har översatts från original hindi enbart för att underlätta icke-Hindi-användare och för större räckvidd. Även om yttersta noggrannhet har vidtagits för att säkerställa översättningens riktighet, kommer dock den "Originala" hindi-versionen att ha företräde vid eventuella skillnader i tolkningen av bestämmelserna här.

A handwritten signature in black ink, appearing to be 'A. M. Singh', with a long horizontal stroke extending to the right.